

Seznam publikací

Uchazeč: Ing. Petr Burian

Školitel: prof. Ing. Jiří Pinker, CSc.

Článek v impaktovaném časopisu:

- [1] Burian, P.; Holota R. Fast image recognition based on n-tuple neural networks implemented in an FPGA. *Journal of Real-Time Image Processing*. Springer, 2013. (akceptováno - v tisku, dostupné online, doi: 10.1007/s11554-013-0331-8)

Kapitola v knize:

- [2] Burian, P. Evolvable Hardware Implemented by FPGA. In: Nawrocki, R. (ed.) *Computer Applications in Electrical Engineering*. Poznaň, Polsko : COMPRINT, 2009, s. 100-117. ISBN: 978-83-89333-33-9

Článek v domácím časopisu:

- [3] Burian, P. Návrh číslicových obvodů za pomoci evolučních výpočetních technik. *Automatizace*, 2009, roč. 2009, č. 3, s. 178-180. ISSN: 0005-125X

Software uplatněný v RIV:

- [4] Burian, P. Soubor *FPGA komponent pro systém REMCS (Rice Embedded Modular Control System)*. Plzeň: Západočeská univerzita v Plzni, 2012.

Příspěvek ve sborníku mezinárodní či zahraniční konference:

- [5] Burian, P. Compact Version of Cartesian Genetic Programming. In: *21st Telecommunications Forum TELFOR 2013*, Bělehrad, Republika Srbsko, 2013. (příspěvek v recenzním řízení)
- [6] Burian, P. Reduction of Fitness Calculations in Cartesian Genetic Programming. In: *Applied Electronics (AE), 2013 International Conference on*. Plzeň: Západočeská univerzita v Plzni, 2013. s. 53-58. ISBN: 978-80-261-0166-6, ISSN: 1803-7232
- [7] Burian, P. Design Tool for Evolutionary Design of Digital Circuits. In: *Applied Electronics (AE), 2012 International Conference on*. Plzeň: Západočeská univerzita v Plzni, 2012. s. 47-50. ISBN: 978-80-261-0038-6, ISSN: 1803-7232
- [8] Burian, P. Cartesian Genetic Programming Using Bit Representation. In: *TELFOR 2010 : proceedings*. Bělehrad, Srbsko: TELFOR, 2010. s. 803-806. ISBN: 978-86-7466-392-9
- [9] Burian, P. Recombination Operators in Evolutionary FIR Filter Domain. In: *Computer Applications in Electrical Engineering - ZKwE'2010*. Poznaň, Polsko: Poznan University of Technology, 2010. s. 57-58. ISBN: 978-83-89333-34-6

- [10] Burian, P. Evolutionary FIR filter. In: *Applied Electronics (AE), 2009 International Conference on*. Plzeň: Západočeská univerzita v Plzni, 2009, s. 69-72. ISBN: 978-80-7043-781-0
- [11] Burian, P. Implementation of Small Evolvable Combinational Logic Circuit by FPGA. In: *Computer Applications in Electrical Engineering'2009*. Poznaň, Polsko: Poznan University of Technology, Institute of Electrical Engineering and Electronics, 2009, s. 207-208. ISBN: 978-83-89333-24-7

Ostatní příspěvky na konferencích:

- [12] Burian, P. Design Tool for Evolutionary Design of Digital Circuits. In: *Elektrotechnika a informatika 2012. Část 2., Elektronika*. Plzeň: Západočeská univerzita v Plzni, 2012. s. 17-20. ISBN: 978-80-261-0119-2
- [13] Burian, P. Využití Evolučních výpočetních technik v elektronických systémech – přehled zajímavých aplikací. In: *Elektrotechnika a informatika 2011. Část 2., Elektronika*. Plzeň: Západočeská univerzita v Plzni, 2011. s. 13-16. ISBN: 978-80-261-0015-7
- [14] Burian, P. Vlastnosti Kartézského genetického programování. In: *Elektrotechnika a informatika 2010. Část 2., Elektronika*. Plzeň: Západočeská univerzita v Plzni, 2010, s. 21-24. ISBN: 978-80-7043-914-2
- [15] Burian, P. Evolutionary FIR Filter Implemented by FPGA. In: *Elektrotechnika a informatika 2009. Část 2., Elektronika*. Plzeň: Západočeská univerzita v Plzni, 2009, s. 29-32. ISBN: 978-80-7043-809-1
- [16] Burian, P. Implementace genetického algoritmu do obvodu FPGA. In: *Elektrotechnika a informatika 2008. Část 2., Elektronika*. Plzeň: Západočeská univerzita v Plzni, 2008, s. 19-22. ISBN: 978-80-7043-701-8
- [17] Burian, P. Moduly pro rychlý vývoj video aplikací na bázi obvodů FPGA. In: *Elektrotechnika a informatika 2007. Část 2., Elektronika*. Plzeň: Západočeská univerzita v Plzni, 2007, s. 1-4. ISBN: 978-80-7043-571-7
- [18] Burian, P. Vkládání obrazu do TV signálu. In: *Přehledka studentských odborných prací na FEL. Část 3., Elektronika*. Plzeň: Západočeská univerzita v Plzni, 2007. s. 27
- [19] Burian, P., Vávrová, V. Praktické využití programovacího jazyka C++ a dotazovacího jazyka SQL v marketingu. In: *Sborník příspěvků studentů DSP z konference s mezinárodní účastí*. České Budějovice: ZF - Jihočeská Univerzita v Českých Budějovicích, 2004. s. 105-108. ISBN 80-7040-677-1

Kvalifikační práce:

- [20] Burian, P. Využití Evolučních výpočetních technik v elektronických systémech. *Písemná práce ke státní doktorské zkoušce*. Plzeň: FEL ZČU v Plzni, 2010. 61 s.
- [21] Burian, P. Vkládání obrazu do TV signálu. *Diplomová práce*. Plzeň: FEL ZČU v Plzni, 2007. 83 s.

[22] Burian, P. Monitorování a záznam zpráv na sběrnici I²C. *Bakalářská práce*. Plzeň: FEL, ZČU v Plzni, 2005. 101 s.

Nepublikované práce:

[23] Burian, P.; Bartovský, J. Obvody FPGA v aplikacích se zvýšenými nároky na bezpečnost. *Interní analýza v rámci projektu REMCS*. Plzeň: RICE FEL ZČU v Plzni, 2013. 13 s.

[24] Burian, P. Implementace filtrů FIR obvody FPGA. *Písemná práce v rámci předmětu Číslicové zpracování signálů (XCZS)*. Plzeň: FEL ZČU v Plzni, 2008. 30 s.

[25] Burian, P. Návrh číslicových systémů z hlediska EMC. *Písemná práce v rámci předmětu Elektromagnetická kompatibilita v návrhu elektronických zařízení (XEKE)*. Plzeň: FEL ZČU v Plzni, 2008. 30 s.

V Plzni, dne 10.10.2013


.....
podpis školitele